

VHDL et Composants Programmables I: **Durée: 4 jours**

Présentation

Les composants programmables sont devenus les incontournables de tout type de traitement électronique rapide : interface de communication, pré processeur de traitement, modèle 0 d'ASIC . Les méthodes et langages de programmation ont largement évolué vers un standard présenté ici le VHDL

Ce cours de 4 jours est constitué de 50% de théorie et de 50% de travaux pratiques.

Participants

Cette formation s'adresse à un public souhaitant s'initier au VHDL

Bénéfices

- Avoir une approche pragmatique du VHDL au travers la programmation de composants programmables LATTICE

Objectifs du cours

- Présenter les méthodes de conception des circuits logiques
- Maîtriser le langage VHDL
- Appliquer le langage VHDL aux composants programmables

Pré-requis

Notion d'électronique numérique

Etapas suivantes

Programme détaillé du stage : VHDL et composants programmables : Initiation

module	Points clés
Les méthodes	<ul style="list-style-type: none">• De la synthèse logique au langage de haut niveau• Concepts du VHDL• Le VHDL et la synthèse automatique• Les systèmes combinatoires et séquentiels• Le VHDL et la simulation
TP de composants programmables	<ul style="list-style-type: none">• Présentation des principales familles de composants programmables• Les composants LATTICE• VHDL et composants programmables : Présentation des modules, de fichiers de simulations• Simulation et synthèse des modules• Le module hiérarchique, simulation de l'ensemble